. (19)日本国特許庁 (JP)

# (12) 特 許 公 報 (B2)

(11)特許番号

# 第2650479号

(45)発行日 平成9年(1997)9月3日

(24)登録日 平成9年(1997)5月

(51) Int.CL.6		織別紀号	<b>庁内整極番号</b>	ΡI		技術表示
G09G	3/36	•		G09G	3/36	
G 0 2 F	1/133	505	,	G 0 2 F	1/133	505
H 0 4 N	5/66	102		H 0 4 N	5/66	1 0 2 B

## 前求項の数8(全 22 頁)

(21)出職番号	<b>特顯平2-236733</b>	(73)特許権者	999999999 松下電器産業株式会社
(22)出版日	平成2年(1990)9月5日	(72)発明者	大阪府門真作大字門真1006番地
(65)公開番号 (43)公開日	特関平3-174186 平成3年(1991)7月29日		大阪府門真市大字門真1006番題 松 器產業株式会社内
(31)優先權主張譽号 (32)優先日 (33)優先權主張国	特額平1 -229918 平1(1989)9月5日 日本(JP)	(72)発明者	越原 <u> </u>
(31)優先權主張譽号 (32)優先日 (33)優先極主張国	特額平1 -229919 平1 (1989) 9月5日 日本 (JP)	(72)発明者	阿部 能夫 大阪府門真的大字門真1008番地 松 器産業株式会社内
(31)優先権主張番号 (32)優先目	特質平1 -232533 平1 (1989) 9月7日	(74)代理人	<b>弁理士 滝本 智之</b>
(33)優先權主張国	日本(JP)	含拉客	松永 稔
的置答查			最終買に

#### (54) 【発明の名称】 波晶制御回路および液晶パネルの駆動方法

1

# (57)【特許請求の範囲】

【請求項1】液晶に印加する電圧値に組当する第1の信 号データを記憶する記憶手段と、

前記第1の信号データと、前記第1の信号データ以後に 前記液晶に印加する電圧値に相当する第2の信号データ とを演算する演算手段と、

前記演算手段の演算結果により、前記第1の信号データ

して前記液晶に印加する信号データを補正すると 数とする液晶パネルの駆動方法。 【調求項3】第1のフィールドで任意の画素に印

2

第1の電圧の絶対値Viと前記第1のフィールド以 2のフィールドで前記画素に40加する第2の電圧 値以にVI < VI なる関係が成り立つ場合において、 前記第2のフィールドまたは第2のフィールド以

(2)

特許2

3

前記第2のフィールドまたは第2のフィールド以後の第3のフィールドでV。よりも大きい絶対値V。の電圧を印加し、かつ、前記第3のフィールドの次の第4のフィールドで前記V。よりも小さい電圧を前記画素に印加し、

前記いの印加により所望値よりも変動する光の透過置と、前記v。の印加により所望値より変動する光の透過両とが実効的にほぼ等しくなることを特徴とする液晶パネルの駆動方法。

【請求項5】任意の画素に印加される。少なくとも連続した3フィールド信号データより透過率曲線を作成また 10は予測し、

前記透過率曲線が所望透過率曲線よりも所定値以上ずれる場合に、前記連続したフィールドの信号データを結正することを特徴とする液晶パネルの駆動方法。

【請求項6】液晶に印加する電圧値に相当する第1の信号データを記憶する第1の記憶手段と、

前記第1の信号データと、前記第1の信号データ以後に 前記滅晶に印加する電圧値に相当する第2の信号データ を消算する消算手段と、

前記演算手段の演算結果により、前記第2の信号データ 20 と第2の信号データ以後に液晶に印加する電圧値に相当 する第3の信号データのうち少なくとも一方を補正する 績正手段と、

前記信号データを第1の関値または第2の関値で補正したことを記憶する第2の記憶手段とを具備し、

前記第1の閾値は第1の信号データと第2の信号データの演算結果によりただちに補正される値であり、前記第2の閾値は複数フィールドにわたり同一アドレスの信号データを前記演算手段が処理した結果において、複数回所定値をこえたとき結正される値であることを特徴とする波晶制御回路。

【請求項7】第1のフィールドで任意の画素に印加する 第1の電圧の絶対値VIと前記第1のフィールド以後の第 2のフィールドで前記画素に印加する第2の電圧の絶対 値VICVI<VIなる関係がある場合にあって、

Rを所望応答時間、A,B,Cを定数としたとき、以下の式より第3の電圧の絶対値なる求めながら、または、V,を求めておき、

前記第2のフィールドまたは第2のフィールド以後のフェニーぶ)。2102はソース信号線 $S_1 \sim S_2$ に画素ィールドで前記任意の画素に前記 $V_2$ を印加することを特に40。する解圧を出力するIC(以後、ソースド

1/V<sub>3</sub>?

の関数として以下の式より第3の弯圧の ながら、または、V,を求めておき、 前記第2のフィールドまたは第2のフィー ィールドで前記任意の画素に前記V。を印 数とする液晶パネルの駆動方法。

 $R = f \left( 1 / V_3^2 \right)$ 

【発明の詳細な説明】

産業上の利用分野

本発明は液晶パネル、特に、アクティー型液晶パネルの液晶制御回路およびその! るものである。

従来の技術

アクティブマトリックス型液晶パネルi 像度表示が可能なため研究開発が盛んで. パネルは1画素ごとにスイッチング素子。 があるため、欠陥が発生しやすく製造場 なっていた。しかし、近年では製造方法: 書により前記問題点が徐々に克服されつ。 化の方向に進みつつある。また一方では、 画素を高密度化し、画像を拡大投影して: なう液晶プロジェクションテレビの開発 る。このように液晶パネルの表示が大画。 れ、液晶の応答性の遅さ、低階調特性な 有の画質の問題点が明らかになり、CRTの る画像をという画像品位の向上が課題に 以下、従来の液晶制御回路および液晶。 30 法について説明する。まず、最初にアク クス型液晶パネルについて説明する。第1 ブマトリックス型液晶パネルの構成図で、 おいてG.G.G,Gはゲート信号線、5.:: ス信号線、TulやTulはスイッチング素子 ランジスタ(以後、TFTと呼ぶ), 2103に 、~C。にTETをオン状態にする電圧(以後. ぶ)または、オフ状態にする電圧(以後. ぶ)を印加するためのIC(以後、ゲート ぶ)、2102はソース信号線5.~5.に画素1

特許2

5

5

素には液晶を所定の透過量にする電圧が印加され保持される。前記電圧は次の同期で各TFTが再びオン状態となるまで保持される。この透過量の変化により各画素を透過あるいは反射する光が変調される。なお、すべての画素に電圧が印加され再び次の電圧が印加されるまでの周期を1フレームと呼ぶ。また1フレームは2フィールドで構成される。通常、テレビ画像の場合1/30秒で一画面が書きかわるため1/30秒が1フレーム時間である。また倍速で各画素に電圧を書き込む場合は1/60秒が1フレーム時間となる。

本明細書では倍速で各画素に電圧を書き込む駆動方法 を例にあげて説明する。つまり1フレームを1/60秒と し、1フィールド=1フレームとして説明する。

以下、従来の液晶制御回路について説明する。第22図は従来の液晶制御回路のブロック図である。第22図において、2201はビデオ信号を増幅するアンプ、2202は正極性と負極性のビデオ信号を作る位相分割回路、2203はフィールドごとに極性が反転した交流ビデオ信号を出力する出力切り換え回路、2204はソースドライブIC2012およびゲートドライブIC2103の同期および制御を行なうため 20のドライバ制御回路、2101は液晶パネルである。

以下、従来の液晶制御回路の動作について説明する。 まずビデオ信号は、アンプ2201によりビデオ出力振幅が 液晶の電気光学特性に対応するように利得調整が行なわ れる。次に、利得調整されたビデオ信号は位相分割回路 2202にはいり、前記回路により正極性と負極性の2つの ビデオ信号が作られる。次に前記2つのビデオ信号は出 力切り換え回路2203にはいり、前記回路はフィルドごと に極性を反転したビデオ信号を出力する。このようにフ ィールドごとに極性を反転させるのは、液晶に交流電圧 が印觚されるようにし、液晶の劣化を防止するためであ る。次に出力切り換え回路2203からのビデオ信号はソー スドライブIC2102に入力され、ソースドライブIC2102は ドライバ制御回路2204からの制御信号により、ビデオ信 号のレベルシフト、A/D変換などの処理を行ない。ゲート ドライブIC2103と同期を取って、液晶パネル2101のソー ス信号線に所定電圧を印削する。

以下、従来の液晶パネルの駆動方法について説明す 以上要するため画像の遅ひきがあらわれる。第23図は従来の液晶パネルの駆動方法の説明図であ 遅ひきとは画素に印加している電圧に対る。第23図において、Fx(ただし、x は整数)はフィー 46 率の変化が追従しないために表示画素が

いことを、透過量Txは透過量が大きいと 品の透過率が高いことを示すものとする。 の印加電圧と透過量との関係は非線形特 透過率Txの添字の大きさと実際の透過量 い。なお、第23図では印加電圧Vxは、理 ために絶対値であらわしたが、液晶は交 があるため、第24図で示すように1フィー モン電圧を中心に正および負極性の電圧 る。以上のことは以下の図面に対しても1 19 下、1つの画素に注目して説明する。

ソースドライブIC2102は、入力される<sup>、</sup> サンブルボールドして電圧データDxを作) 前記ICは前記電圧データDxを一定査時間。 トドライブIC2103と同期をとりソース信・ 電圧Vxを出力する。今、フィールドで注l (以後、単に画素と呼ぶ) への電圧デー 変化したとする。 するとソースドライブ をソース信号線に出力し、前記電圧はゲー 2103と同期がとられ画素に入力される。 フィールド見では、前記電圧%が印刷さ: Vaに相当する所望値の透過量Taにならず。 ィールド以上遅れて所望値の叫になる。 ち上がり速度つまり電圧を印加してからは になるまでの応答時間が遅いためである。 膏では、液晶の立ち上がりとはTN液晶のi 圧が印加され液晶分子のネジレがほどけ、 とを、逆に液晶の立ち下がりとはネジレ: 状態となることを言う。この液晶のネジ 透過量に関係し、本明細書では印加電圧 液晶のネジレがほどけ透過率が高くなる 上のように従来の液晶パネルの駆動方法: の輝度信号に組当する印加電圧Wをその、 していた。

### 発明が解決しようとする課題

しかしながら、従来の液晶制御回路は、 法では、液晶の立ち上がり速度が遅い、 加してから所定の透過量になる時間が3・ 以上要するため画像の遅ひきがあらわれ。 遅ひきとは画素に印加している電圧に対 率の変化が追従しないために豪元画素が

(4)

特許2

Rを

液晶に印加する電圧値に組当する第1の信号データを記憶する記憶手段と、前記第1の信号データと、前記第1の信号データ以後に前記液晶に印加する電圧値に組当する第2の信号データとを演算する演算手段と、前記演算手段の演算結果により、前記第1の信号データ以後の複数のフィールドにおいて、連続して前記液晶に印加する信号データを補正する結正手段を具備するものであり、

また、他の本発明の液晶制御回路は、液晶に印加する 管圧値に相当する第1の信号データを記憶する第1の記 健手段と、前記第1の信号データと、前記第1の信号データと、前記第1の信号データと、前記第1の信号データと前記演算手段と、前記演算手段と、前記演算手段と、前記演算手段と、前記演算手段とが高端に印加する管圧値に相当する第3の信号データの信号データの信号が一タのうち少なくとも一方を補正する補正手段と、前記第1の信号データと第2の関値で消正した問題を表記憶する第2の記憶手段とを具備し、前記第1の関値は第1の信号データと第2の信号データの演算結果において、複数回所定値をこえたとき補正される値であることを特数とするものである。

また、本発明の液晶パネルの駆動方法は、液晶に印加する電圧値に相当する第1の信号データと、前記第1の信号データと、前記第1の信号データ以後に前記液晶に印加する電圧値に相当する第2の信号データとを演算し、前記簿算結果により、前記第1の信号データ以後の複数のフィールドにおいて、連続して前記液晶に印加する信号データを補正することを特徴とするものであり、

また、他の本発明の液晶パネルの駆動方法は、第1の 30 的に液晶の目標透過率を得る。フィールドで任意の画素に印加する絶対値以と前記第1 この駆動方法を実現するためのフィールド以後の第2のフィールドで前記画素に印加 踏は、連続したフィールドでのする第2の電圧の絶対値以に以て、なる関係が成り立つ 比較・演算する補正器を有して場合において。 の液晶に印加する電圧値を変化

前記第2のフィールドまたは第2のフィールド以後の第3のフィールドでV。よりも大きい絶対値の電圧を印加し、かつ、前記第3のフィールドの次のフィールドで前記以よりも小さい電圧を前記画素に印加することを特徴とするものである。

また。他の本発明の液晶パネルの駆動方法は「任意の」49」る。この鎖正を実現するために体発明の3

 $1/V_{3}^{2}$ 

8

の関数として第3の電圧の絶対値以を求 は、以を求めておき、前記第2のフィー、 のフィールド以後のフィールドで前記任 以を印加することを特徴とするものであ 作用

液晶の立ち上がり時間の応答時間は第 に印加電圧の2乗にほぼ反比例するとい そこで、本発明の液晶パネルの駆動方法 ィールドで任意の画素に印加する第1のは と前記第1のフィールド以後の第2のフ 画素に印加する第2の電圧の絶対値以び がある場合、所望応答時間景を

 $1/V_3^2$ 

の関数として第3の電圧の絶対値V。を求け ールドまたは第2のフィールド以後のフ 20 任意の画素に前記V。を印加する。

前述の液晶パネルの駆動方法では、絶 圧を印加するととにより液晶の立ち上がる。しかし、前記方法を用いても動きの! 像の尾ひきが発生する。そこで、さらに! を改善するため、第1のフィールドで絶 きな電圧を液晶に印加し、急速に液晶を! のち、直後の第2のフィールドで低い絶 加して立ち下がらせる。このように、2 たり画素に印加する電圧を制御し、2フ 的に液晶の目標液過率を得る。

との駆動方法を実現するために、本発 路は、連続したフィールドでの画素に印 比較・演算する補正器を有している。前 の液晶に印加する電圧値を変化させて、 りおよび立ち下がり時間を改善すると、「 を急激に制御することになる場合があり、 像表示になる場合がある。そこで他の本 ルの駆動方法では、数フィールドにわた 考慮し補分的な効果をもたして液晶の印 る。との鎖正を実現するために本発明の 9

第1図は本発明の液晶制御回路のブロック図である。 ただし、説明に不要な部分は省略している。このことは 以下の図面に対しても同様である。第1図において、10 1JはA/I変換器103への入力電圧範囲を規定するためのゲ インコントロール回路、102,108はローバスフィルタ」1 G4はフィールドメモリ、195はフィールドメモリに格納 されたデータを演算し、データメモリの大小および各デ ータ間の大きさの差などを演算する演算器、196は演算 器105の出力結果によりフィールドメモリ104のデータの 箱正を行なう補正器、107はD/A変換器。109は正極性と 負極性のビデオ信号を作る位相分割回路、11Gはフィー ルドごとに極性が反転した交流ビデオ信号を出力する出 力切り換え回路。111はソースドライブIC112およびゲー トドライブIC113の同期および制御を行なうためのドラ イバ制御回路である。さらに第2図は、第1図において ・フィールドメモリ104,演算器105および領正器106の部分 のブロック図である。第2回において201,202,203,204 はフィールドメモリ205,206,207のうち任意のフィール ドメモリとデータ入出力信号線とを接続し、前記メモリ 内容の書き込みおよび読み出しができるように設定する フィールドメモリ切り換え回路、208は2つのフィール ドメモリのデータ内容の差などを求め、またデータの大 きさよりデータの舗正の可否などを出力する演算器、20 9は前記演算器の出力結果によりフィールドメモリの内 容の補正などを行なうデータ緒正器。210はデータ緒正 器がデータ浦正の為に参照するデータテーブルである。 またデータテーブル210は、たとえば第3回に示すよう にメモリに仮想的に2つのフィールドメモリの内容の差 ΔvxとデータDxにより補正データが参照できるように構 成されている。なお、データの計算、比較速度の問題か 30 ら必要に応じて演算器208またはデータ補正器209内にデ ータ内容、アドレスなどを一次記憶するキャッシュメモ りなどを付加してもよい。

以下、第1図、第2図および第3図を参照しながら第 1の本発明の液晶制御回路について説明する。まずビデ オ信号はゲインコントロールアンプによりA/I変換の入 力信号範囲に合うように利得調整が行なわれる。次に前 記信号はLPF102を通り不必要な高周波成分を除去された のちA/I変換器103でA/I変換される。A/I変換された液晶 に印制する管圧に相当するデータはフィールドメモリ切 1 ことにより結正されたデータがD/A変換器 れ、D/A変換器107でアナログ信号となっ。 スフィルタ108で不要な高周波成分を除去 相分割回路109に転送される。以下の動作 制御回路とほぼ同様であるので説明を省 以下、図面を参照しながら第1の本発 の駆動方法の一実施例について説明する。

10 目のフィールドのデータがフィールドメー されており、かつ次のD/A変換器107に送 順はフィールドメモリ205.フィールドメ・ ルドメモリ207の順であるとして説明する 今、D/A変換器へはフィールドメモリ21 送されている。またA/D変換器203はフィー 7にデータを書きこんでいる。なお、フィ 95のデータの内容はすでに補正されてい. **同時に演算器298はフィールドメモリ切り** 203によりフィールドメモリ205と205とに 10 り、前記メモリの同一画素に印加する電」 ータを比較、演算する。前記演算結果が するとき、前記画素のフィールドメモリ データなどをデータ補正器209に転送する 器209はデータテーブル210を参照し、補 て、前記簿正データをフィールド206上の 加するデータが絡納されたアドレスに書 時、前記データには矯正したことを示すい る。具体的にはデータの所定ビットをCN 20 作を順次フィールドメモリのデータに対 た前記1つのフィールドに対する動作は、 モリ205のデータの転送が完了する時間以 る。したがって、フィールドメモリ205の 107には補正されたフィールドメモリ206 することができる。

次にフィールドメモリ206のデータが高時、 演算器208はフィールドメモリ切り多によりフィールドメモリ206と207とに接前記メモリの同一画素に印加する管圧にたい、 演算する。また、データ結正器、ルドメモリ207のデータの結正を行なってフィールドメモリ207のデータの結正を行なってフィールドメモリ205には順次A/0変換器によれたデータがB/A変換器107でアナログ信号となったスフィルタ108で不要な高周波成分を除乏相分割回路109に転送される。以下の動作制御回路とほぼ同様であるので説明を省以下、図面を参照しながら第1の本発

(6)

特許2

12

<u>11</u> ·

第4図で示すように電圧以び、で示す電圧が比較的小 さく、つまりコモン電圧に近く、かつなーV。>0なる関 係が成り立つ時は液晶の立ち上がり速度が遅く所定の透 過量まで変化するのに長時間を要する。たとえば一例と してTN液晶を反射モードで用い、かつ印加電圧を液晶が 光を透過させない最小電圧値(以後、黒レベル電圧と呼 ぶ)が2.0%、液晶が最大量の光を透過させる最大の電圧 値(以後、白レベル電圧と呼ぶ)が3.54の液晶パネルに おいて、印加電圧Vsを2.0V. 変化した電圧Vsを2.5Vとす ると所定の透過量になる時間は約70~100msecである。 したがって、応答に要する時間は2フィールド以上とな り画像の尾ひきが発生する。この応答時間はV.が大きく なるほど小さくなり、2フィールド内の33msec以内に応 答するようになる。

とのように電圧V、が所定値より小さい時は電圧V、を印料

$$R = \frac{C}{A V^2 - B}$$

ただし、Rは所望の画像表示状態により定められる応 20 はフィールド番号F。で所定値の透過量の 答時間であり、1フィールドの整数倍の時間である。前 述の液晶パネルの場合、たとえば電圧りとして3.0~3.5 Vを印加することにより20~30msecに応答時間を改善で きる。

第6図は他のデータの補正の一例である。第6図にお いて혦正前の電圧データをフィールドF、でD、F、でD、 F』でD』、F』でD』。、F』以後でD』。とする。なお、比較すべ き所定値をDiとする。この例の場合、まずFiのDiとFi のD.のデータによりD. - D. > () かつD.が所定値D., より 小さいことがわかる。そこでデータテーブルなどから浦。 正データDyを求めらのDyがDyに結正される。次にFyのDy とF.のD.が比較され、D.-D.>()かつD.が所定値D..よ り小さいことがわかる。そこで、データテーブルより箱 正データロ。を求めトュのロ。がロ。に結正される。次にトュの Dave Facility が比較される。この場合、Dave Dave > 0で あるがDasが所定値Dasより大きいためデータの補正は行 なわれない。したがって、FiのDicはDicのままである。 以上のようにして順次電圧データは補正され、第6図の **箱正電圧データ欄のようになり、同図のような印加電圧** 

\*加するフィールドもで電圧とよりも高い るように電圧データを縞正する。具体的に 踏によりフィールドFi とFiのデータを比! 画素の電圧変化量がわかるため、データに よりフィールドメモリらのデータを広か る。その時のデータの状態を第4図の補 繝に示す。

ソースドライブIC112はフィールド番号 電圧データD,によりソース信号線V,なる) 10 る。したがって液晶の立ち上がり特性は 示す 1 フィールド内で所定の透過量T.が **満正電圧データつまり液晶の立ち上がり** 改善するために印加する電圧Vは実験な (1)式のA.B.Cの定数を求めることによ

るが、第7図(b)ではフィールド番号i 所定値の透過量できるっていない。これ 性は目標透過量が同一でも、現在印施さ: 前記目標逐過量になるための印加管圧の行 により変化に要する時間が異なるためで、 は、前述の液晶パネルなどの仕機では、1 ら3Vに変化したときには所定の透過量に: msecを要する。したがって、電位差1V( 液晶の応答性が遅いため電圧データを補 30 る。2.5%から3Vに変化するときは20~30 る。そこで、第1の本発明の液晶パネル 2の実施例では第7図 (c) で示すよう ブルなどから補正データDっを求め、フィ のデータをD<sub>3</sub>からD<sub>2</sub>に補正する。この、 に印創されている電圧と次に印加する電」 定關値以上の時は、データの結正を行な (c)の場合は、印加電圧5.が印加され で、画素に前記電圧よりも高い印加電圧 ことにより液晶の応答時間が改善され、 が画素に印加される。以上のように電圧データに補正さ 40 F.で所定値の透過費T.が得られる。なま

http://www4.ipdl.jpo.go.jp/NSAPITMP/web346/20031224034644793236.gif

特許2

13

電圧データが%から%に変化している。しかし、液晶の 透過量はフィールド香号FI内で所定値の透過畳にならな い。これは液晶の立ちさがり時の応答性は現在画素に印 加されている電圧と次に印加される電圧との電位差に関 係するためである。たとえば、前述の液晶パネルなどの 仕様では、印創電圧が3.5Vから2.6Vに変化する時には所 定の透過量になるまで30~40msecの時間を要するが、6D 加電圧が3.5Vから0Vに変化させた場合10~20msecで応答 する。そこで、第2の本発明の液晶パネルの駆動方法で は第8図(り)で示すように、データテーブルなどから 電圧データD,より小さい補正データD,を求め、フィール ド番号F<sub>3</sub>のデータをD<sub>3</sub>からD<sub>4</sub>に結正する。したがってフ ィールド番号F』では、フィールド番号F』で印加されるV。 よりも小さい電圧とが画素に印加されることになり、液 晶の立ち下がり特性が改善される。前記箱正データつま り補正印加電圧は、液晶の立ち下がり時の応答時間は変 化する電圧の大きさにおよそ比例することにより求めら れる。なお、前記第2の本発明と第1の本発明とを組み あわせることにより一層最適な液晶パネルの駆動方法が 行えることは言うまでもない。また、本発明の実施例に おいては!フィールド内だけのデータを縞正するとした が、これに限定するものではなく、たとえば第9回に示 すように、液晶の特性および必要画像表示状態を考慮し て複数のフィールドにわたりデータを補正してもよい。 また、本発明の液晶制御回路においては3つのフィール ドメモリを使用するとしたがこれに限定するものではな く、たとえば遅延回路などを用いてフィールド間のデー タの比較などを行なうことによりフィールドメモリ数を 減少できることは言うまでもない。また、フィールド間 の同一画素の電圧データを比較、演算するとしたが、た とえばテレビ画像の場合。近傍画素の信号は非常に似て - いるため、第1のフィールドでの画素の電圧データと第 2のフィールドの前記画素の近傍の電圧データとを比較 してもよい。また、本発明の液晶制御回路の実態例にお いては、隣接フィールド間のフィールドメモリの内容を 演算するとしたが、たとえば、演算器208でフィールド。 メモリ205と206間のデータ比較などを行なってもよいこ とは言うもでもない。

以下、図面を参照しながら第2の本発明の液晶制御回 踏ねよび第3の液晶パネルの駆動方法について説明す

14 ために参照するデータテーブルである。 以下、第10回を参照しながら第2の本。 回路について説明する。まず、ビデオ信· トロールアンプによりA/D変換の入力信号 うに利得調整が行なわれる。次に前記信· 通り不必要な高周波成分を除去されたの 3でA/D変換される。A/D変換された液晶に に組当するデータはフィールドごとに4、 メモリに順次絡納される。つまり第1番! のデータはフィールドメモリ1004に、第 ルドのデータはフィールドメモリ1005に、 ィールドのデータはフィールドメモリ10 のフィールドのデータはフィールドメモ 香目のフィールドのデータはフィールド. 次格納されていく。ここでは簡単のため フィールドのデータがフィールドメモリ: 目のフィールドのデータがフィールドメー 3番目のフィールドのデータがフィール に、第4番目のフィールドのデータがフ 1007に格納されており、かつ次のD/A変移 れるデータの順はフィールドメモリ1004 モリ1005.フィールドメモリ1006,フィー. の順であるとして説明する。

今、D/A変換器へはフィールドメモリ± 転送されている。またA/D変換器1003は7 リ1007にデータを書きこんでいる。なお. モリ1004のデータ内容はすでに領正され る。同時に演算器1008はフィールドメモ に接続されており、前記メモリの同一画: 30 圧に組当するデータを比較、演算する。i 所定条件を満足するとき、前記画素のプ 上のアドレスデータなどをデータ徧正器: る。データ絹正器1009はデータテーブル: 正データを求めて、前記補正データをプ 1005,1006上の前記画素に印加するデータ アドレスに書きこむ。この時前記データ ことを示す情報も書きこまれる。なおフ 1905のデータがすでに絹正されたもので、 アドレスのデータは縞正を行なわない。

40 フィールドメモリのデータに対して行な

16

変換器1003でデジタル化されたデータが格納される。以上の動作を順次行なうことにより結正されたデータがD/A変換器1011に転送され、D/A変換器1011でアナログ信号となった信号は、ローバスフィルタ1012で不要な高周波成分を除去された後、位組分割回路1013に転送される。以下の動作は従来の液晶制御回路とほぼ同様であるので説明を省略する。なお、演算器は1フィールドメモリに対し1つのように表現したが、演算速度などの問題から、通常1フィールドメモリを複数の領域に分割し、各分割されたフィールドメモリに対して1つの演算器を設 10 けてもよい。データ結正器も同様である。

15

以下、図面を参照しながら第3の本発明の液晶パネルの駆動方法の一実施例について説明する。第11図は、第3の本発明の液晶パネルの駆動方法の説明図である。第11図では結正前の電圧データがフレーム番号点で以からほに変化している場合を示している。なお、電圧データルによりソースドライブIC1016よりソース信号線に出力される電圧をいまたは前記電圧VLの印創により得られる液晶の透過量をTLとする。同じく電圧データルによりによる電圧を以、前記電圧による定常的な透過量をTLとする。第11図で示すように電圧VLV、で示す電圧が比較的小さく、つまり、コモン電圧に近く、かついーVLとりなる関係が成り立つ時は液晶の立ちあがり速度が遅く所定の透過量まで変化するのに長時間を要する。この応答時間はVLが大きくなるほど小さくなり、2フィールド内の1/30秒以内で応答するようになる。

そこで本発明の液晶の駆動方法では本発明の液晶制御回路を用い、フィールド番号F<sub>1</sub>のフィールドメモリの電圧データとフィールド番号F<sub>1</sub>のフィールドメモリの電圧データを順次比較し、たとえば、第11図で示すようにフィールド番号F<sub>1</sub>で回素の電圧データがD<sub>2</sub>からD<sub>2</sub>に変化しており、立ち上がり時間が遅いと演算器1008が判定した場合はデータ補正器1009に信号を送る。データ補正器1009は前記信号にもとづきフィールド番号F<sub>1</sub>とF<sub>1</sub>のフィールドメモリの前記回素の電圧データを補正する。この場合、フィールド番号F<sub>1</sub>の電圧データは前記電圧データD<sub>2</sub>よりも小さく結正される。なお、前記結正データD<sub>3</sub>よりも小さく結正される。なお、前記結正データはあらかじめ実験などにより定められている。

以上の処理によって、電圧データは第11図の舗正電圧 49 ほ規定値の目標透過費1.が得られる。

示すAの面積とBの面積が実効的に等しばれる。したがって、フィールド番号にでき越えるため明るくなるが、フィール透過量であるため暗くなる。しか砂であるので視覚的にはフィールド番号に透過量でが得られるように見える。以上で多を補正することにより、液晶の立ち、り応答速度は改善され、画像の屋ひきのにれる。

以下、図面を参照しながら第3の本発の駆動方法の第2の実施例について説明第13回、第14回は第3の本発明の第2の流液晶パネルの駆動方法の説明図である。シールド番号Fiで電圧データがDiaからジェールド番号Fiで電圧データがDiからジェールド番号Fiで電圧データがDiからジェールド番号Fiで高値の透過ではフィールド番号Fiで値の透過量Tisとなっていない。これにように液晶の応答時間は目標透過量が同加されている電圧と前記目標透過量にないで、電圧との電位差により変化に要するがある。

そこで、本実施例では第1個で示すよ ーブルなどから補正データD.。を求め、フ 』のデータをロ。からロ。に絹正する。また 号FiのデータをDiaからDiaに結正する。」 述した第1の実施例と同様に第2の本発 置を用いて行なう。このように、現在画: いる電圧と次に印加する電圧の電圧差が 時は電圧データの補正を行なう。したが ようにフィールド番号Faで電圧Vieが印加 急激に立ちあがり、1フィールド時間内。 wakなる。つぎにフィールド番号Faで電 れ、液晶は1フィールド時間内で定常透: る。なお、前述の本発明の液晶パネルのタ に印加電圧V.、とV.、の大きさは第14図の: 面積とBの面積が突効的に等しくなる電」 る。したがって、視覚的にはフーィール

18

<u>1</u>7

ィールドメモリ1005と1006間を比較、処理するとしたが これに限定されるものではなく、たとえばフィールドメ モリ1005と1007間を比較、処理しても同様の効果が得ら れることは明らかである。このことは本発明の液晶パネ ルの駆動方法についても言うことができる。

また本発明の実施例においては、フィールドメモリ間の同一画素に印加する電圧データを比較、処理するとしたがこれに限定されるものではない。これは映像表示の場合、任意の画素とその近傍の画素との電圧データはきわめて似かよっているため、たとえば第1フィールドの 10 任意の画素の電圧データと第2フィールドの前記画素に隣接した画素の電圧データを比較、処理しても同様の効果が得られることは明らかである。

さらに、図面を参照しながら第3の本発明の液晶制御 回路および第4の本発明の液晶パネルの駆動方法につい て説明する。まず、第3の本発明の液晶制御回路の一美 施例について説明する。第15図は本発明の液晶制御回路 のブロック図である。第15図において、15G1はA/D変換 器1503への入力電圧範囲を提供するためのゲインコント ロール回路、1502,1506はローバスフィルタ、1504はデ ータ処理ブロックであり、より具体的には第16回に示 す、1505はD/A変換器、1507は正極性と不極性のビデオ 信号を作る位組分割回路。1508はフィールドごとに極性 が反転した交流ビデオ信号を出力する出力切り換え回 谿。1509はソースドライブIC1510およびゲートドライブ IC1511の同期および制御を行なうためのドライバ制御回 谿である。さらに、第16図において1601はフィールドメ モリ1およびフィールドメモリ2を具備するフィールド メモリブロック。1602はフィールドメモリ1または2を 選択し、アドレスカウンタの示すアドレスにしたがって 30 フィールドメモリにA/D変換器1503でデジタル化された データを書きこむデータ入力手段、1603は内部のアドレ スカウンタの示すアドレスに従ってフィールドメモリ」 および2の同一アドレスのデータを読み出し、比較処理 し、データテーブル1604を用いて理想の透過率と予測さ れる実際の透過率の差を求める機能および前記透過率の 差が所定闘値よりも大きいときフィールドメモリーまた は2の前記アドレスのデータを補正する機能および補正 したことを記録する機能を有するデータ処理手段であ る。また、1604は2つのアドレスの2つのデータにもと 46

ロックに分割し、各ブロックごとにデー け並列処理を行なってもよい。また必要 入力手段1602およびデータ出力手段1605 並列入出力処理を行なう。

以下、第15図および第16図を参照しな: - 晶制御回路について説明する。まず、ビ ンコントロールアンプ150<u>1</u>によりA/D変移 範囲に合うように利得調整が行なわれる。 はローパスフィルタ1502を通り不必要な。 去されたのちA/D変換器1503でA/D変換さ 変換された画素に印加する電圧に相当す。 タ入力手段1602にはいる。データ入力手| ールドごとにフィールドメモリ1または ドレスカウンタの示すアドレス値に従って モリに書きこむ。一方データ出力手段16 手段1602が選択している他方のフィール し、内部のアドレスカウンタの示すアド って、フィールドメモリからデータを順に A変換器1505に転送する。今、ととで護剛 20 ために、現在フィールドメモリ手にはフ のデータが書きてまれており、フィール フィールド香号3のデータが書きこまれて また、データ入力手段1602はフィールド。 し、前記アドレスカウンタ(以後、入方: ぶ) はアドレス3を、データ出力手段16 メモリ1を選択し、前記アドレスカウン カウンタと呼ぶ) はアドレス1を、デー のアドレスカウンタ(処理カウンタと呼、 2を指しているとして説明する。

以上のように前述の状態ではフィールドレス3のデータが入力されており、フ1のアドレス1のデータが読み出され、リ1および2のアドレス2の内容が読み1でいる。また、前記の3つのカウンタはして同時にカウントアップされる。デーはフィールドメモリ2のデータDを読み出す。データテーブル1604に転送される。するル1604は前記データに基づき、透過率の影響値以下の場合はそのままなにも行なわ

行なっているアドレスのデータを消正するためのもので ある。

19

以上のように、3つのカウンタは順次アドレスのアッ プを行ない、フィールドメモリのデータは処理されてい く。今、処理カウンタがアドレス4を指しているとす。 る。するとデータ処理手段1603はフィールドメモリ1の アドレス4のデータ及ねよびフィールドメモリ2のアド レス4のデータD<sub>1</sub>を読み出し、データテーブル<u>16</u>04に 転送する。仮に前記データの大きさおよびデータの大き さの差が大きいとする。つまりデータBに対応する印加 電圧以からデータD。に対応する印加電圧V。の変化に液 **晶が追従できず、透過率の差が第1関値を越えるとす** る。すると、データテーブル1604は透過率の差および縞 正値たとえば電圧データD。をデータ処理手段1603に送 出する。データ処理手段1603は前記透過率の差が第1闘 値を越えると判断した場合。フィールドメモリ2のアド レス4のデータD」をD」に補正し、また絹正棚に第1闘 値を越えた為補正したことを示すデータ、たとえば!を 書き込む。なお、具体的には縞正欄は設けず、データの ビットの所定ビット位置にフラグを設けて前記フラグに 20 し、アドレスが重ならないように制御さ: 書き込んでもよい。この場合、第16図に示す補正欄に要 するメモリは必要でない。本実施例ではデータ処理手段 1603で透過率の差が第1関値を越えると判定したが、こ の処理はデータテーブルにあらかじめ記録しておき、2 つのデータが与えられることにより、データテーブル15 G4から直接消正値と第1閾値を越えたという情報をデー タ処理手段1603に送出してもよい。以上のことは以下の 説明でも同様である。以上の処理が終了すると3つのカ ウンタはアドレスアップを行なう。

次にデータ処理手段203はフィールドメモリ1のアド レス5のデータD およびフィールドメモリ2のアドレス |5のデータDaを読み出し||データテーブル1604に転送す る。仮に前記データの大きさおよびデータの大きさの差 が比較的大きいとする。つまりデータDIに対応する印加 電圧VaからデータD。に対応する印加電圧Vaの変化に液晶 が追従できず、透過率の差が第1の関値は越えないが第 2 関値を越えるとする。すると、データテーブル1604は 透過率の差または第2閾値を越えることおよび補正値を データ処理手段1603に送出する。データ処理手段1603は フィールドメモリ1のアドレス5の舗正観がデータが書 46 -

20 ールド番号2と3間のデータ処理を行な と、前回のフィールド番号1と2間のデ った時、フィールド番号2のデータ補正・ かどうかで処理方法が異なる。このように 回でも前記閾値を越えると判定された場と を行ない、第2関値は2回連続して前記 きにデータ補正を行なう。第16図に示す。 ドメモリ1のアドレス5の補正額に何も: ため、フィールドメモリ2のアドレス50 せず補正欄に第2閾値を越えたことを ... き込む。以上の処理をすべてのアドレスに う。次のフィールド番号4でも同様の処理 まり、フィールド番号4のデータはデー によりフィールドメモリ1のアドレス1: む。また、データ出力手段1605は絹正処! たフィールド番号3のデータをフィール ドレス4から順次読み出す。また、デー はフィールドメモリ」と2のデータを順 を行なう。当然ながら各3つのアドレス: 以下、図面を参照しながら第4の本発 の駆動方法の説明を行なう。なお、第174 **着正データ機は本発明の液晶制御回路に、** 番号FLのデータをD からD に絹正したと る。また、印加電圧は結正電圧データに、 加電圧波形を、透過率欄において、実線: 線を、点線で補正された印創電圧による: 線を示している。

電圧データは当初フィールド番号F.のL ド番号F,でD,に変化していたため、デー 30 で透過率の差が第1閾値を越えると判定 ド番号F<sub>2</sub>のデータがD<sub>2</sub>に補正されている。 よろに、液晶の応答速度は第5図に示す. 電圧の2景に道比例するため、液晶の立 時は所定値よりも絶対値が大きい電圧をは より改善できる。このように印加電圧を行 よって映像表示のおくれがなくなり良好: られる。

以下、第4の本発明の液晶パネルの駆け 実施例について説明する。第18図、第19

10

22

より、第19図の補正電圧データの棚で示すように、フィ ールド番号FLのデータをBLからBLに補正する。つまり、 フィールド番号F,からF,で透過率の差が第2関値を越 え、かつフィールド番号F,からF,でも透過率の差が第2 閾値を越えることが予測されるためデータ浦正を行なっ ている。このようにデータ補正を行ない、印加電圧をフ ィールド番号FaでVaを印触することにより液晶の応答時 間が改善され、画像の尾ひきなどが生じにくくなり、画 像晶位が向上する。このように、複数フィールドにわた る透過率の変化を考慮して電圧データを補正するのは、 第20図のようにフィールド番号F。のデータD。のようなノ イズなどにより電圧データに異常な電圧データが含ま れ、前記異鴬電圧データをも忠実に透過率の変化に追従 することを防止するためである。つまり、電圧データの 箱正が行なわれなければ液晶の応答時間は遅いためにロ ーパスフィルタの効果があるため点線のようになり、異 鴬電圧などを除去できる。また縞正は複数フィールドに わたる液晶の透過率を考慮して行なうため、データ浦正 置を最適に行なうことにより過縮正がかかることなく、 良好な画質が得られる。

なお、第4の本発明の第1の実施例の液晶の駆動方法 と第2の実施例の液晶の駆動方法を組みあわすことにより、一層最適な液晶パネルの駆動方法を行なえることは 言うまでもない。

また、本実施例においては1フィールド内だけのデータを補正するとしたが、これに限定するものではなく、たとえば液晶の特性および必要画像表示状態を考慮して複数のフィールドにわたりデータを補正してもよい。

また、本発明の液晶制御回路においては2つのフィールドメモリを使用するとしたがこれに限定するものでは 30なく、たとえば3つ以上のフィールドメモリを用いても同様の処理を行なえる。また、パイプライン処理を行なうことにより1つのフィールドメモリによる構成も可能である。また、本実施例においては同一画素への電圧データを処理してデータを補正するとしたが、これに限定するものではなく、たとえば映像の場合、任意の画素に印加する電圧データと次のフィールドでの前記の画素の近傍の画素に印加する電圧データとを処理しても同様の処理が行なえることは言うまでもない。また、本発明の液晶副御回路において、電圧データをD/A変換してソー 40

を有する液晶制御回路を構成できることi る。

また、第1,第2,第3 および第4 の本祭の駆動方法を最適に組み合わせることに、な液晶パネルの駆動方法を実現できるこなく、また、第1,第2 および第3の本祭。踏を最適に組み合わせて構成することに、な液晶制御回路を実現できることは言う。発明の効果

以上の説明で明らかなように、本発明 駆動方法および液晶制御回路を用いると の立ち上がり、つまり目標透過量にする: を短縮することができる。したがって、10 どがあらわれることがなく、良好な映像: のことは液晶パネルの画面が大型化、高iつれて著しい効果としてあらわれる。

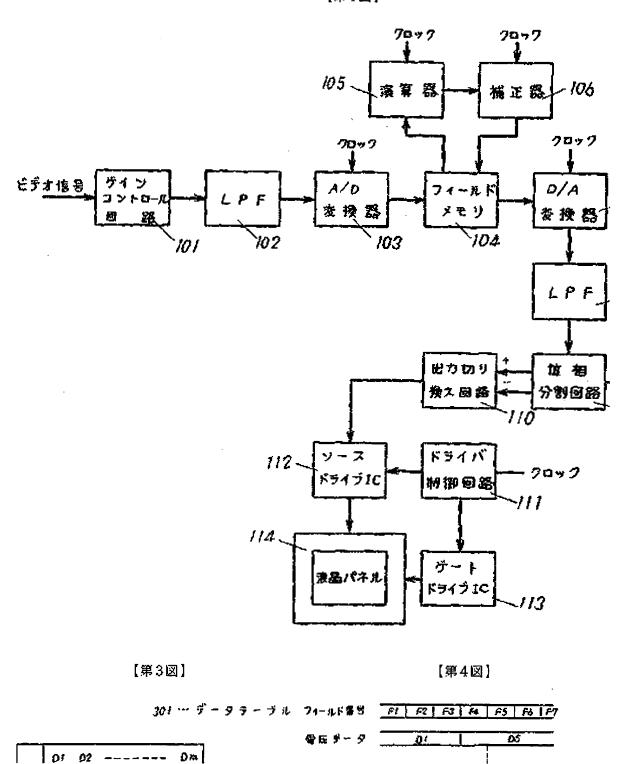
#### 【図面の簡単な説明】

第1回、第2回は第1の本発明の液晶制 ク図、第3図はデータテーブル図、第41 20 1の本発明の液晶パネルの駆動方法の説 液晶の印加電圧と応答時間の特性図。第 (b), (c) 第9図は第1の本発明・ 駆動方法の第2の実施例における説明図. (a), (b) は第2の本発明の液晶バ. の説明図、第10図は第2の本発明の液晶: ック図、第11図は第3の本発明の液晶バ の説明図、第12図、第13図、第14図は第 晶パネルの駆動方法の第2の実施例におi 15図、第16図は第3の本発明の液晶制御 図 第17図,第18図,第19図,第20図は 液晶パネルの駆動方法の説明図、第21図i トリックス型液晶パネルの構成図、第221 制御回路のブロック図、第2-2図,第2-4図i ネルの駆動方法の説明図である。

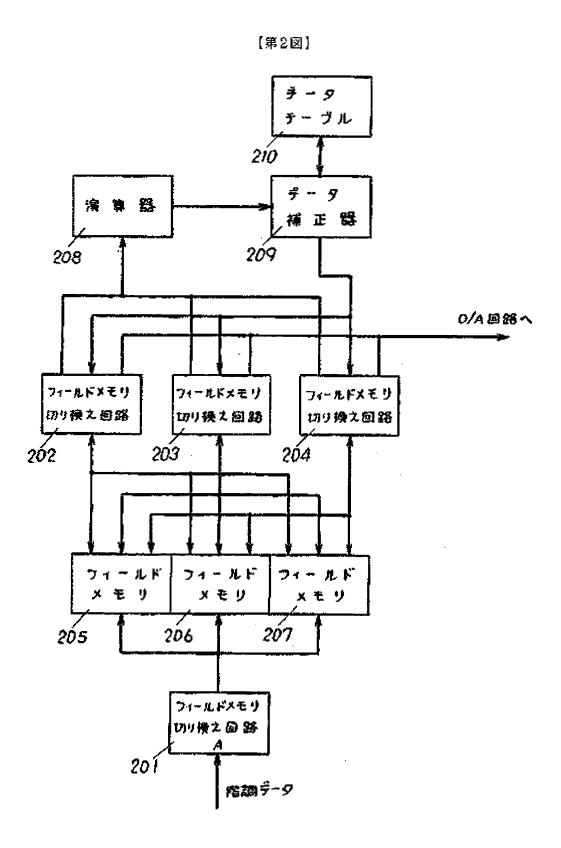
101,1001,1501……ゲインコントロール恒 002,1012,1502,1506……ローバスフィル 503……A/D変換器、104,205,206,207,10 007……ブィールドメモリ、105,208,100 06,209,1009……緒正器、107,1011,1505 器。109,1013,1507……位相分割回路、1

(12) 特許2



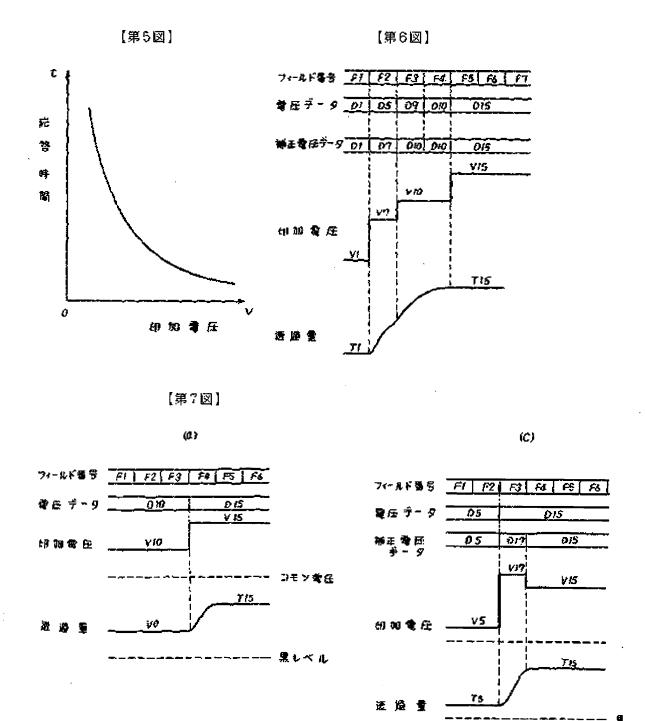


(13) 特許2



**(14)** 

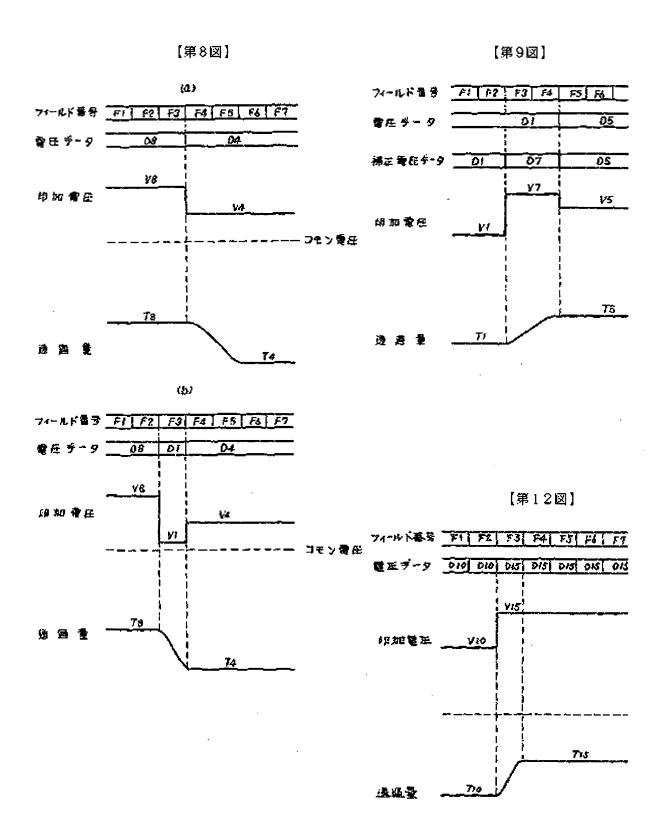
特許2



**(b)** 

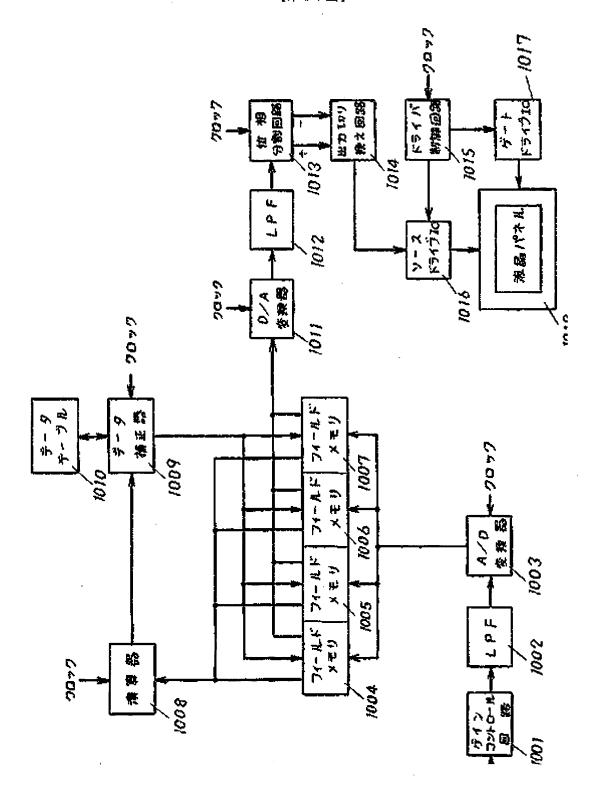
71-11-11-11

(15) 特許2

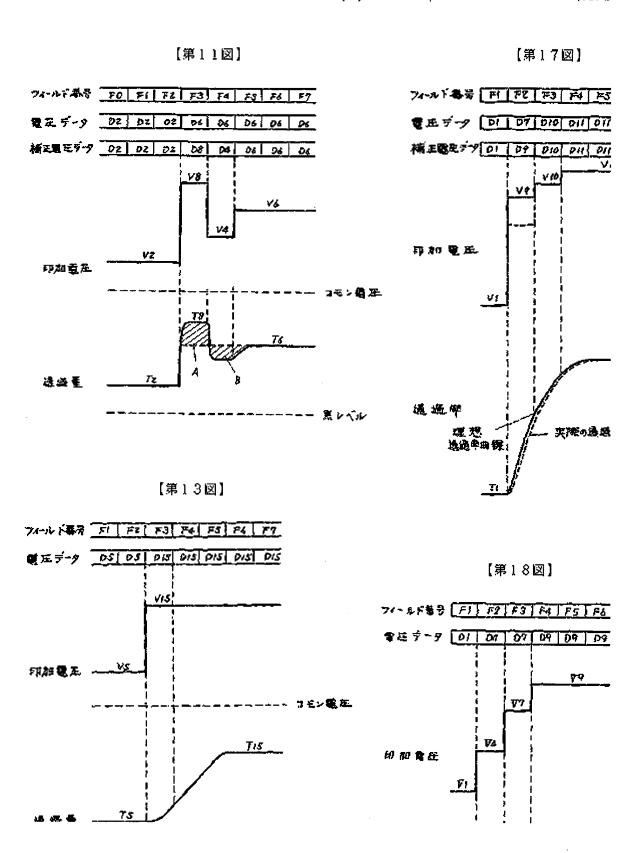


(16) 特許2

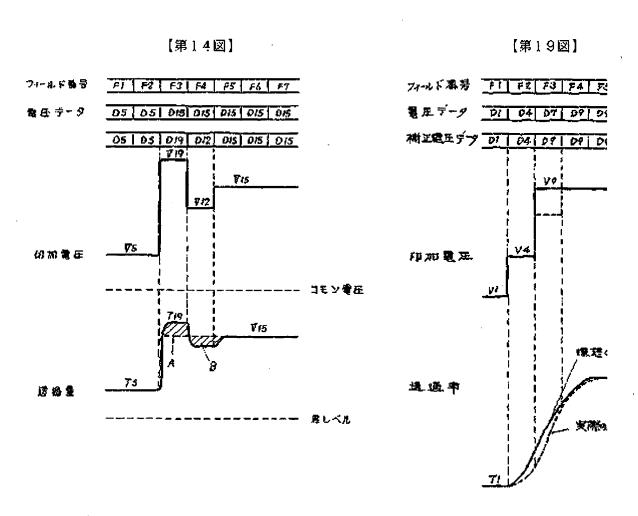
【第10図】



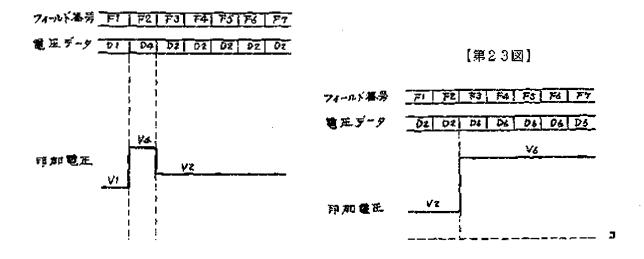
(17) 特許2



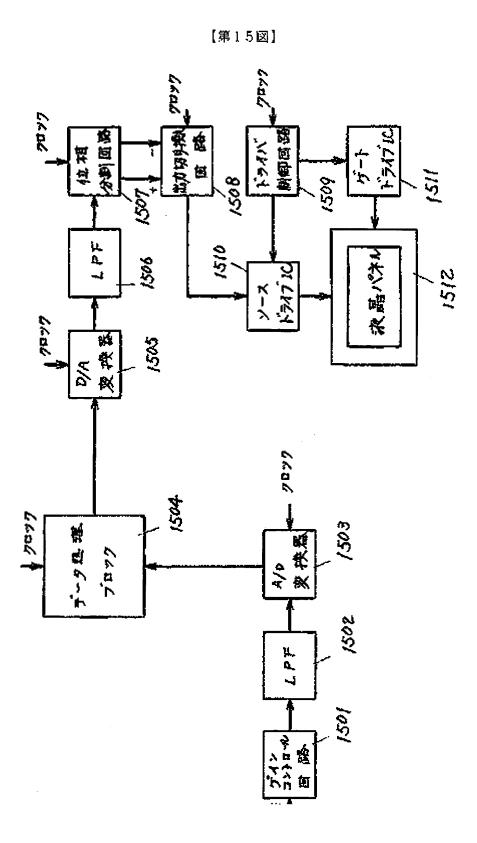
(18) 特許2



【第20図】

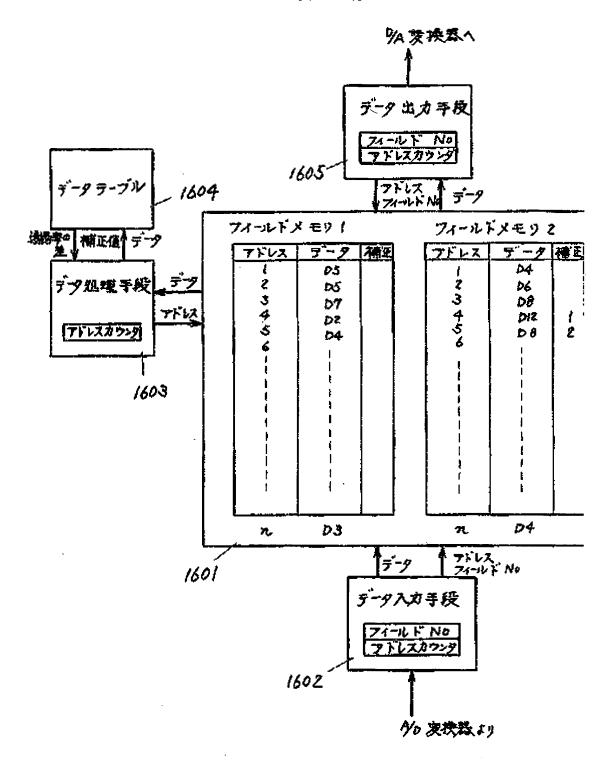


(19) 特許2



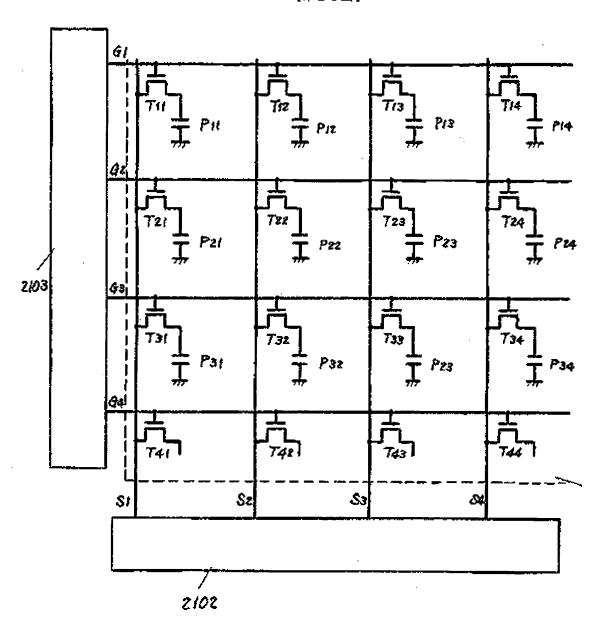
(20) 特許2





(21) 特許2

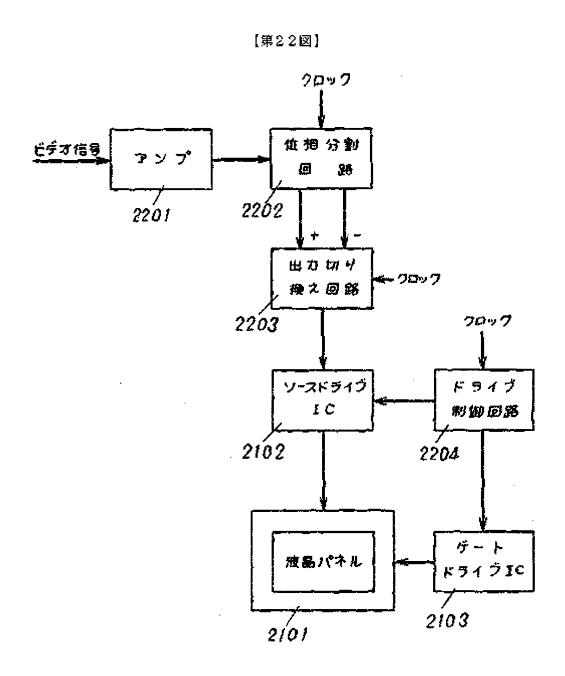
【第21図】



【第24図】

(22)

特許2



## フロントページの続き

(56)参考文献 特闕 昭64-10299(JP.A)

特開 昭57-133487(JP, A)

特關 昭59-171929(JP, A)